



Tadeusz Pycio	
Sheet: /	
File: 16C555.sch	
Title: UART 16C450/550 Module	
Size: A4	Date:
KiCad E.D.A. kicad (5.1.10)-1	Rev: 1.1
	Id: 1/1

J1	
1	A15
2	A14
3	A13
4	A12
5	A11
6	A10
7	A9
8	A8
9	A7
10	A6
11	A5
12	A4
13	A3
14	A2
15	A1
16	A0
17	GND
18	VCC
19	M1
20	RST
21	CLK
22	INT
23	MREQ
24	WR
25	RD
26	IORQ
27	DO
28	D1
29	D2
30	D3
31	D4
32	D5
33	D6
34	D7
35	TxD
36	RxD
37	IRQ1
38	IE1
39	IE0

J2	
1	GND
2	VDD
3	RFSH
4	PAGE
5	CLK2
6	BUSACK
7	HALT
8	BUSREQ
9	WAIT
10	NMI
11	DB
12	D9
13	D10
14	D11
15	D12
16	D13
17	D14
18	D15
19	TXD2
20	RXD2
21	USR4
22	USR5
23	USR6

JP3	
1	TXD1
2	RXD1
3	TX
4	RX
5	TXD2
6	RXD2

JP4	
1	IRQB
2	INT
3	IRQA
4	INT

